# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-112017

(43)Date of publication of application: 28.04.1998

(51)Int.CI.

G11B 5/66 C23C 14/06 G11B 5/85

(21)Application number: 08-266061

(71)Applicant: FUJI ELECTRIC CO LTD

(22)Date of filing:

07.10.1996

(72)Inventor: ATAKA TOYOMICHI

**OKUBO KEIJI** 

KURATA NOBORU TAKIZAWA NAOKI ENOMOTO KAZUO

# (54) MAGNETIC RECORDING MEDIUM AND ITS PRODUCTION

(57)Abstract:

PROBLEM TO BE SOLVED: To stably mass-produce a medium having high line recording density and small noise by forming an alloy film having an alloy film compsn. of NiAl with addition of one or more elements of W, Ta, Hf, Mo, Cr', Zr and Nb as a nonmagnetic metal base layer.

SOLUTION: The figure shows Hc, Brt and S\* of each film having a CoCrPtB (OV) layer structure produced by mounting 6 to 16 chips of elements on a NiAl target. Hc increases by addition of W, Ta, Hf, Mo, Cr, Zr or Nb chips, and especially when a composite target with addition of 8 chips of W, 16 chips of Ta and 8 chips of Hf is used, Hc increases to ≥2800Oe.



## **LEGAL STATUS**

[Date of request for examination]

25.12.1998

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3022909

[Date of registration]

14.01.2000

[Number of appeal against examiner's decision

# (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

# 特開平10-112017

(43)公開日 平成10年(1998) 4月28日

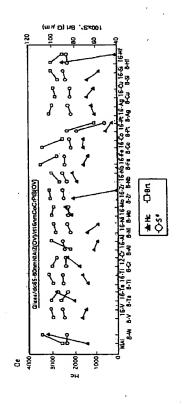
(51) Int.Cl. <sup>6</sup>	識別記号	FΙ	
G11B 5/66	· ·	G11B 5/6	66
C 2 3 C 14/06		C 2 3 C 14/0	06 N
G11B 5/85	•	G11B 5/8	85 Z
		•	•
		1	
		審査請求	未請求 請求項の数7 OL (全 13 頁)
(21)出願番号	- 特願平8−266061	(71)出願人 0	000005234
		· <b></b>	富士電機株式会社
(22)出願日	平成8年(1996)10月7日	· #	申奈川県川崎市川崎区田辺新田1番1号
	·	(72)発明者 安	安宅 豊路
		<b>*</b>	中奈川県川崎市川崎区田辺新田1番1号
		· [	富士電機株式会社内
		(72)発明者 カ	大久保 恵司
		<b>*</b>	申奈川県川崎市川崎区田辺新田1番1号
		富	富士電機株式会社内
		(72)発明者 倉	<b>計田</b> 昇
		<b>*</b>	申奈川県川崎市川崎区田辺新田1番1号
		,	富士電機株式会社内
	•	_	中理士 谷 義一 (外1名)
*			最終頁に続く

#### (54)【発明の名称】 磁気記録媒体およびその製造方法

# (57)【要約】

【課題】 磁気記録密度が高く、かつノイズが小さい磁 気記録媒体を安定に量産する。

【解決手段】 非磁性基板上に、非磁性金属下地層、磁 性層および保護層を順次スパッタ法で積層形成してなる 磁気記録媒体であって、磁性金属下地層がNiAlに W, Ta, Hf, Mo, Cr, ZrおよびNbの中から 1元素以上を加えた合金膜からなっている。



#### 【特許請求の範囲】

【請求項1】 非磁性基体上に、非磁性金属下地層、磁性層および保護層を順次スパッタ法で積層形成してなる磁気記録媒体において、前記非磁性金属下地層がNiAlにW, Ta, Hf, Mo, Cェ, ZェおよびNbの中から1元素以上を加えた合金膜からなることを特徴とする磁気記録媒体。

【請求項2】 前記非磁性金属下地層の合金膜組成が、 $Ni_xAl_{1-x-y}Z_y$ (ただし、 $x=0.05\sim0.3$ 、 $y=0.01\sim0.08:$ 原子濃度、ZはW,Ta,Hf,Mo,Cr,Zr およびNb の中から選択された1種以上の元素を示し、それらの元素の原子濃度を全て加えた値を y とする)であることを特徴とする請求項1に記載の磁気記録媒体。

【請求項3】 前記非磁性基体がガラス基板であることを特徴とする請求項1または2に記載の磁気記録媒体。

【請求項4】 前記非磁性基体が表面にCr薄膜またはCr/Al薄膜が形成されたガラス基板であることを特徴とする請求項1または2に記載の磁気記録媒体。

【請求項5】 非磁性基体上に、請求項1または2に記載の非磁性金属下地層、磁性層および保護層を順次積層形成することを特徴とする磁気記録媒体の製造方法。

【請求項6】 前記非磁性金属下地層を d c スパッタ法により、前記磁性層を r f スパッタ法により成膜することを特徴とする請求項3に記載の磁気記録媒体の製造方法。

【請求項7】 前記非磁性金属下地層のスパッタ形成時に前記基体に負のバイアス電圧を印加することを特徴とする請求項6に記載の磁気記録媒体の製造方法。

#### 【発明の詳細な説明】

# [0001]

【発明の属する技術分野】本発明は、固定磁気ディスク 装置等、磁気記録を利用した記憶装置に用いられる磁気 記録媒体およびその製造方法に関する。

#### [0002]

【従来の技術】図1に代表的な磁気記録媒体の膜構成を表す模式的断面図を示す。ガラスまたはA1等の基板1上に、Ni-PまたはA1等のような第1下地層2が形成された基体11の上に、第2下地層3、単層の磁性層4(例えばCoCrPtBまたはCoCrPtTa等)およびCを主とする保護層5が形成されており、されており、されておりなびとできたする保護層5が形成されており、されておりないでである。このような媒体は、例えばガラス材料またはA1合金からなる所要の平行度、平面度および表面粗さに機構がある。このような媒体は真空中におけるスパッタ、蒸からなる所要の平行度、平面度および表面粗さに機関である。表別で表別ではよりNi-PまたはA1度がある第1下地層2を形成して非磁性の基体11とする。この後、機械加工、レーザ加工により、所定の平面度および表面粗さに再度加工する。その後、洗浄等により、

基体11の表面を清浄な状態とする。次に真空中にて、50~300℃に加熱し、基体に直流バイアス電圧を約~200V印加しながらdcスパッタ法を用い、表面に Crからなる膜厚約50nmの第2下地層3、Coを主とするCoCrPtTa等のような膜厚約30nmの磁性層4およびCを主とする膜厚約10nmの保護層5を形成する。その後、大気中にて保護層5上に潤滑層6としてフロロカーボン系の液体潤滑剤を膜厚1nm途布し、磁気記録媒体が作製される。このように作製された媒体は、強度、寸法精度等の機械特性は実用上支障なれた媒体は、強度、寸法精度等の機械特性は実用上支障ないの残留磁束密度と膜厚の積(Brt)が150Gμm程度と良好である。磁化曲線のHc近傍の傾き(S\*)も、0.85程度と良好である。

【0003】この場合の第2下地層3を2分割し、第1層としてN i A l 層、第2層としてC r 層を用い、磁性層4としてC o C r  $_{10}$  P t  $_{18}$  (a t.%)を全て r f スパッタ法により形成した場合、30000 e 以上の高いH c が得られることが報告されている(Li-Lien Lee, e t al: IEEE Trans. Magn.,  $\underline{31}$ , 2728 (1995)参照)。【0004】本発明は、これらの報告をさらに改良した

# 技術に関する。 【0005】

【発明が解決しようとする課題】最近、情報の多量化、多様化が急速に進み、情報の大量処理の必要性から固定磁気ディスク装置の高記録密度化、大容量化が強く望まれている。そのため、磁気記録媒体には、高い線記録密度を有し、ノイズ(N)を小さくし、良好な電磁変換特性を有することが望まれる。低ノイズ化のためには、磁性粒子の粒径が小さく、かつ磁気的な孤立度が高いことが必要であり(M. Takahashi, et al: IEEE Trans. Magn., 31, 2833 (1995)参照)、高い線記録密度を維持するためにはある程度Hcが高いことが必要である。

【0006】さらに、磁気記録媒体は大量に生産して1個あたりの値段を安くし、かつ良品率(歩留り)を高くする必要がある。そのためには、より簡単な製造方法を用いることが望ましい。

【0007】この発明は、これらの点を鑑みてなされたものであって、Hcが高く、粒径が小さく、磁気的な分離度が高く、かつHcが約4k〇e程度と高い媒体を従来からのプロセスと同様、または若干簡便に作製することを可能とすることを課題とする。結果として線記録密度が高く、かつノイズが小さい媒体を安定に、量産することを目的とする。

# [0008]

【課題を解決するための手段】上記目的を達成するために、本発明による磁気記録媒体は、非磁性基板上に、非磁性金属下地層、磁性層および保護層を順次スパッタ法で積層形成してなる磁気記録媒体において、前記非磁性金属下地層がNiAlにW, Ta, Hf, Mo, Cr,

ZrおよびNbの中から1元素以上を加えた合金膜からなることを特徴とする。

【0009】ここで、前記非磁性金属下地層の合金膜組成が、 $Ni_xAl_{1-x-y}Z_y$ (ただし、 $x=0.05\sim0.3$ 、 $y=0.01\sim0.08$ :原子濃度、ZはW,Ta,Hf,Mo,Cr,Zr およびNb の中から選択された 1 種以上の元素を示し、それらの元素の原子濃度を全て加えた値を y とする)であるとよい。

【0010】本発明による磁気記録媒体の製造方法は、 非磁性基板上に、上述した非磁性金属下地層、磁性層お よび保護層を順次積層形成することを特徴とする。

【0011】ここで、前記非磁性金属下地層を d c スパッタ法により、前記磁性層を r f スパッタ法により成膜 することが望ましい。

#### [0012]

【発明の実施の形態】本発明においては、特別の組成を 有する単層の非磁性金属下地層を用いる。

【0013】 すなわち、本発明の磁気記録媒体は、図1に示した従来例と同様に基体11上に、非磁性金属下地層13、磁性層4、その上に保護層5を順次スパッタまたは蒸着して積層形成された磁気記録媒体において、非磁性金属下地層13がNiAlに、W, Ta, Hf, Mo, Cr, ZrおよびNbの中から1元素以上を加えた合金膜を用いる。さらには、その合金膜の組成をNi, Al<sub>i-x-y</sub> Z<sub>y</sub> ( $x=0.05\sim0.3$ 、 $y=0.01\sim0.08$ :原子濃度)とする。

【0014】基体11はガラス基板であってもよく、ガラス基板の表面にCr薄膜層またはCr/Al薄膜層を形成して基体としてもよい。

【0015】また、このような媒体作製には、非磁性金 属下地層の成膜には、dcスパッタ法を用い、磁性層の 成膜には r f スパッタ法を用いる。基板バイアス印加を施さずとも約 4 k O e 程度のH c を得ることができる。基板バイアスを印加すると、さらに高いH c を得ることができる。

【0016】上記のような構成にすることによって、高い線記録密度を有し、低ノイズを維持し得る媒体を作製することができる。

【0017】また、このような髙品質媒体を安定に量産することも可能となる。

[0018]

# 【実施例】

# 実施例1

第1の実施例について述べる。所定の平行度、平面度お よび表面粗さを有するガラスからなる非磁性の基板上に 所定の真空中で、ランプヒータにより所定の温度に加熱 後dcスパッタ法により非磁性金属下地層を、rfスパ ッタ法により磁性層を順次成膜する。ここでは、図1に 示した従来例における第1下地層は成膜せず、あるいは Cr層を第1下地層としてもよい。この際の主な成膜条 件を表1に示す。膜構成についての表記は、以下、G1 ass/dc40nmCr(0V)/(大気暴露)/d c約70nmNiAlZ(-200V)/rf約20n mCoCrPtB(OV)とした場合、ガラス基板上 に、dcスパッタ法で基板バイアス0Vにて40nmの 厚さのCrを成膜し、一回大気暴露し、その後排気し て、dcスパッタ法で基板バイアス電圧ー200Vにて 約70nmの厚さのNiAl2膜を成膜し、次にrfス パッタ法で基板バイアス電圧0Vにて約20nmのCo CrPtB膜を成膜した試料ということを表す。

[0019]

【表1】

成膜条件

到達真空度 <1.5×10-1Pa

成膜前基板温度=約150℃

原料ガス : Ar

成膜ガス圧 = 0.65 Pa

基板バイアス = 0 🗸

基体 : 強化ガラス基板

下地層用ターゲット: Niso. :Al (at. %):直径152mm

磁性層用ターゲット: CoCrisPtioBs (at. %)

NiA1ターゲットの上に載せるチップ:

W. Pt, Si, Hf:直径10mm

Cu : 10mm角

V. Ta. Ti, Cr. Al. Nb. Ag: 直径5mm Ni, Mo, Zr, Fe, Co :5mm×11mm×1mm

Ni A1 Z合金堆積速度=約2~4 nm/s Co合金堆積速度=約1~2 nm/s

【0020】図2にNiAlターゲット上に各チップを 6~16個載せた場合のGlass/dc約70nm (実際には65~80mm) NiAlZ (0V) / r f 約16nmCoCrPtB (0V) のような層構成の膜 について、それぞれHc,BrtおよびS\*(グラフ上では $100 \times S$ \*)を示す。NiAl下地の場合を最も左端に示すように、H cは約15000 e 値をとる。H cはW,Ta,Hf,Mo,Cr,Zr またはNb チップを添加すると増加する。特にW8 チップ、Ta 16 チップまたはHf 8 チップ添加した複合ターゲットを用いた場合においてHc は28000 e 以上の大きな値を示す。Brt,S\* はNiAl P ーゲットにPt 16 チップ添加した場合極端に低下するが、その他はチップ構成に大きく依存せず、それぞれ約 $80 \sim 110$  G  $\mu$  m、 $0.080 \sim 0.90$  である。

【0021】図3にNiAlZ(ZはW, Hf, Mo, Ta)膜組成の複合ターゲット条件(Zのチップ添加数)依存性を示す。同図よりWチップを添加することでAlリッチな膜となり、8チップの場合極大を示し、W組成はWチップの添加に伴いやや増加するものの10at.%以下であることがわかる。Hf, Mo, Taの組成はチップ数と共に増加する。表1に示したチップ面積を参照すると、HfおよびTaは同一のチップ面積の場合Wより高組成になり、Moの濃度はWと同程度である。またHfの添加により、Alの濃度に大きな変化はないが、Niの濃度は減少する。MoおよびTaの添加によりAlリッチとなり、Niの濃度は減少する。

【0022】さらに、NiAl膜およびNiAlW膜について基板に印加する電圧が膜組成に与える影響を調べた。結果を図4に示す。NiAl膜の場合はバイアス印加の有無に依らずNiとAlの組成に大きな違いはみられないが、NiAlWの場合はバイアスを印加するとWおよびNiが増えAlが減って、結果的にNiAl+12Wの0バイアスの場合と組成は近くなる。原因としては逆スパッタ等の効果が考えられる。

# 【0023】実施例2

次に最もHcが大きくなったW添加の場合に着目し、実施例1と同様な成膜条件にてWチップ数を4,6,8,10,12のように変えて、磁気特性、膜組成および結晶構造の変化を調べた。

【0024】(1)磁気特性についてのNiAlW下地膜の組成依存性

図5,図6,図7にNiAlターゲット上にWチップを  $4\sim12$ 個載せた場合のGlass/dc約79nmNiAl(0V)/rf約20nmCoCrPtB(0V)膜について、それぞれHc,BrtおよびS\*を示す。Hcは0チップの場合約17000eの値をとり、W6 $\sim$ 10チップにおいて極大を示し約34000eの値をとり、12チップの場合はそれよりやや減少する傾向がある。Brt,S\*はチップ構成に大きく依存せず、それぞれ約120G $\mu$ m、0.88である。

【0025】以上の結果から、非磁性体金属下地層の組成の望ましい範囲はNi0.05~0.3at.%、Al0.65~0.96at.%、W0.01~0.08

a t. %である。Ta, Hf, Mo, Cr, Zrおよび Nbの望ましい組成範囲はWと同様である。

【0026】図8に回転ヒステリシス損失(トルク解析)より求めたHpとHkG.の比(Hp/HkG.)について、NiAIW組成依存性を示す。ここでHpはレマネンスコーシビィティー(不可逆な磁化反転によって定まる抗磁力)であり、回転ヒステリシス損失のピークの磁界によって定まる量である。HkG.は回転ヒステリシス損失が消失する磁界であり、結晶粒内の異方性磁界にほぼ一致する。HkGは結晶粒の配向および内の磁化反転機構に依存しない。W0チップからWチップ数が増加するに従ってHp/HkG.が増加し、W8チップにおいて極大値0.45をとり、それからさらにWチップを増加させるとHp/HkG.が減少する。W8チップの場合においてHp/HkG.が減少する。W8チップの場合においてHp/HkG.が高くなっており、このことは結晶粒間の磁気的な結合が弱いこと、すなわち磁気的な孤立度が高いことを示す。

【0027】(2)結晶構造解析との相関

図 9 にW 8 チップの場合の  $\theta$  - 2  $\theta$  法による X 線回折パ ターンを示す。同図では、NiAl (110) およびC οСгР t B (100) 面が膜面と平行に配向してい る。このNiAl (110) およびCoCrPtB (1 00) 面の面間隔、dNiAl (110), dCoCr PtB (100) およびNi (110) とCoCrPt B (100) のX線回折ピークの半値幅FWHM-Ni Al (110), FWHM-CoCrPtB (100) のWチップ数依存性を図9に示す。dNiAl(11 0)は0チップの場合約2.046Åの値をとり、Wチ ップを加えていくと単調に増加し、8チップでは2.0 71Å、さらに12チップでは2.081Åの値をと る。dCoCrPtB(100)は、0チップから12 チップに変化するに従いほとんど変化しなかった。次に NiA1 (110) 半値幅は、0チップではピーク強度 が低いこととCoCrPtB(002)の重畳等から正 確に測定されないが、4から12チップへとチップ数が 増えるに従って単調に減少し0. 762degから0. 711degの値をとる。つまりNiAlの粒径がやや 大きくなっている、または格子歪みが小さくなっている と考えられる。一方、CoCrPtB(100)の半値 幅は0チップの場合0.756degの値をとり、8チ ップに増えると大きく減少し0.621degの値をと り、12チップに増えるとやや増加し0.647deg の値をとる。8チップの場合において、CoCrPtB の粒径が最も大きい、または格子歪みが小さくなってい ると考えられる。

【0028】図10におけるdNiA1 (110) およびFWHM-CoCrPtB (100) 値を横軸に用いて、Hcの値を、それぞれ図11, 図12に示す。図13に示すようにHcはdNiAl (110) の増加に伴い増加する傾向がある。図12に示すようにFWHM-

CoCrPtB(100) が減少するとHcが増加する傾向がある。つまり、dNiAl(110) がW添加により増加し、CoCrPtB 層の結晶性が良くなり(結晶粒径が大きく、または格子歪みが小さくなり)、Hc が増加したと考えられる。

【0029】次にCoCrPtB膜の粒径について述べる。図13にGlass/dc50nmNiAl8W(0V)/dc15nmCoCrPtB(0V)の透過電類(TEM)像(倍率30万倍)を示すようにCoCrPtB粒子径は約100Åであった。Cr下地の場合との比較のために、成膜条件および磁性材料等が異なるが、図14にGlass/Cr/CoCrPtTaの場合の同じ倍率のTEM像を示す。Glass/Cr/C0CrPtTaの磁気特性はHc=23000e、Brt=100G $\mu$ mであり、従来の磁性材料を用いた場合では、粒径は先のNiAlW下地膜の場合の倍以上であった。なお、TEM観察からはW0チップとW8チップの場合とでは大きな差異はみられなかった。

### 【0030】実施例3

# ・基板バイアス効果

実施例 2 における、下地層成膜時の基板バイアス依存性について、述べる。主な成膜条件は実施例 1 および 2 と同様であるが、基板にはガラスを用い40 nm C r を予め成膜し、一回大気に曝し、排気後、N i A l 膜、C o C r P t B 膜の成膜を行った。

【0031】図15,図16および図17にNiAlターゲット上にWデップを0、8個載せた場合のGlass/40nmCr/(大気暴露)/dc約79nmNiAlZ(XV)/rf約16nmCoCrPtB(0V)膜について、それぞれHc,BrtおよびS\*の下地層成膜時の基板バイアス電圧依存性を示す。Hcはいずれの場合も、下地層成膜時の基板バイアス電圧の増加に伴い、単調に増加する。特に0チップの場合がW8チップの場合と比較して増加の割合が大きいが、W8チップの場合を上回ることはない。

【0032】BrtはW0チップの場合は下地層成膜時の基板バイアス印加電圧の減少に伴いやや減少する傾向があるが、W8チップの場合は基板バイアス印加電圧を変化させても大きな変化はみられなかった。S\*はほぼ0.8から0.85の値をとる。

【0033】図18に、下地層成膜時の基板バイアス電圧を印加した試料および印加しない試料について、実施例2の場合と同様に $\theta-2\theta$ 法によるX線回折パターンから得られたdNiAl(110)を横軸にとり、縦軸にHc, HpおよびHkG値を示す。図18において、データ群Al、およびA2はそれぞれ図15~図17のGl./Cr/dc79NiAl(XV)/rf16CoCrPtB(0V)における基板バイアス電圧0Vおよび-200Vの場合である。一方、データ群Bl およびB。はそれぞれGl./Cr/dc79NiAl8W

(XV) / r f 16CoCrPtB (0V) の基板バイアス電圧0Vおよび-200Vの場合である。データ群A<sub>3</sub> およびB<sub>3</sub> は基体としてCrを成膜しないガラス基板を用い、基板バイアス電圧0Vの場合、すなわちそれぞれGlass/dc79NiAl(0V)/rf16CoCrPtB(0V)およびGlass/dc79NiAl8W(0W)/rf16CoCrPtB(0V)の場合である。さらに、データCはGlass/dc79NiAl12W(0V)/rf16CoCrPtB(0V)のHcを示す。

【0034】W0チップの場合とW8チップの場合では ガラス基板にCr薄膜を形成するといずれの場合もdN i A 1 (110) は低下し、それは下地Crの(11 0) 面間隔、dCr(110) = 2. 033A < dNi A1 (110) の影響を受けたためと考えられる。その 時Hcはいずれも増加しており、それはdNiAl(1 10) の変化とCr薄膜形成によるNiAl膜の成膜時 およびCoCrPtB膜の成膜時の基板温度保温効果に よると考えられる。基板加熱時間を長くした場合、Hc が増加することと同様と考える。次に、NiAlまたは NiAlW膜組成を一定とし基板バイアス電圧を印加す ると、NiAlおよびNiA·lW (G1. /NiAl1 2W (0V) 、GI./Cr/NiAl8W (-200 V)) では同様Hcは増加するが、dNiAl(11 0) は前者では減少し、後者では増加する。 G 1. / N i A l 1 2 W (0 V) のd N i A l (1 1 0) は2. 0 81Å, G1. /Cr/NiAl8W (-200V) の dNiAl (110) は2.068Åであり、その差が 0. 013Aである。一方、NiAlの場合はその差は 0. 014 A であり、NiAl W膜の場合と近い値であ る。上層のCoCrPtB層との格子マッチングは、放 射光を用いた平面内の磁性粒子の構造解析の結果、dC oCrPtB (002) は2. 07366Åであり、一 方dNiAl(110)は2.0362Å(ミスフィッ ト1. 8%)、dNiAl (110)は2. 05182 A (ミスフィット1.1%) であり僅かに、NiAlW の方が優れる。しかし、基板バイアス電圧の印加または Cr膜形成の結果と必ずしも一致しておらず、Cr膜形 成または基板バイアス印加は成膜雰囲気中の不純なガス を吸着するゲッター作用や、ガラス基板からの放出ガス を抑制する効果、下地層Ni,Al,W等逆スパッタの 効果によりCoCrPtB膜中の磁気的な孤立度を上げ ることが原因と考えられる。同図より、下地膜としてN i A l 膜を用いる場合とN i A l W膜を用いる場合とで は、基板バイアス印加による下地膜の格子歪みがまった く逆に生ずるにもかかわらず、すなわち、NiAl膜の 場合はNiAl(110)の面間隔が減少し、NiAl W膜の場合には面間隔が増加するにもかかわらず、Hc 等の磁気特性は同様に変化している。従って、W添加の 効果は従来のNiAl膜の場合のHc導出とは異なるメ

カニズムに起因するものと考えられる。その原因としてはNiA12元系に比較して、Wが添加された3元系の場合ではCoCrPtB膜を成膜する際のNiA1W下地膜中のWの表面拡散、Wの脱ガス効果(ゲッター作用)も付随すること等が考えられるが、決定的な要因は今のところ不明である。なお、W10、W11に示した結果とW18の結果を比較すると、W1A1W1下地膜形成時のバイアス電圧の印加は、W00量を増加させるのと同様の効果をもたらすことがわかる。

【0035】NiAlWはNiAlよりCoCrPtB との格子マッチングに優れると考えられるので、この点 を確かめるために以下の実験を行った。表 2に示すように、N i A 1 W下地膜およびN i A 1 下地膜の形成条件を変えて磁気記録媒体を作製し、そのH c およびC o C r P t B の (002) ピークの半値幅、F WHM-C o C r P t B (002) を測定した。表 2 中にはC r E 限の有無、基板バイアス電圧以下の有無、以外に、参考として下地膜の厚さを変えた場合および磁性膜の形成に通常の r f スパッタ法でなく d c スパッタ法を採用した例も示してある。

【0036】 【表2】

基体	NiA1(州) 膜の 厚さnm	Wチップ 個数	基板バイアス 電圧(V)	磁性膜 スパッタ方式	Нс (Ое)	FWHM-CoCrPtB (002) (度)
G1./40nmCr	79	8	-200	rf	4311	2.0726
Gl./40nmCr	79	8	0.	rf	3924	2. 0726
G1./40nmCr	35	8	0	rf	2508	2. 0697
G1.	79	8	0	rf	3196	2. 0741
G1.	35	8	. 0	rf	1664	2.0741
61./40nmCr	79	8	-200	dc	4119	2.077
G1./40nmCr	79	S	0	dc	3700	2.08
G1./40nmCr	79	0	-200	rf	4172	2.0712
G1./40nmCr	79	0	0	rf	1943	2. 0756
GL./40nmCr	35	0 ,	0	rf	1625	2.0712
61.	79	0	0	rf	1421	2.0741
G1.	35	0	0	rf	1524	2.0814
G1./40nmCr	79	0	-200	dc	3652	2.077
G1./40nmCr	79	0	0	dc	1973	2.0785
	G1./40nmCr G1./40nmCr G1./40nmCr G1. G1. G1. G1./40nmCr G1./40nmCr G1./40nmCr G1./40nmCr G1./40nmCr G1./40nmCr	原さnm G1./40nmCr 79 G1./40nmCr 79 G1./40nmCr 35 G1. 79 G1. 35 G1. 35 G1./40nmCr 79	原さnm 個数  G1./40nmCr 79 8  G1./40nmCr 79 8  G1./40nmCr 35 8  G1. 79 8  G1. 79 8  G1. 79 8  G1./40nmCr 79 8  G1./40nmCr 79 3  G1./40nmCr 79 0  G1./40nmCr 79 0	原さnm 個数 電圧(V)  G1./40nmCr 79 8 -200  G1./40nmCr 79 8 0  G1./40nmCr 35 8 0  G1. 79 8 0  G1. 35 8 0  G1. 35 8 0  G1./40nmCr 79 3 -200  G1./40nmCr 79 5 0  G1./40nmCr 79 0 -200  G1./40nmCr 79 0 0  G1./40nmCr 79 0 0	図数 電圧(V) スパッタ方式   G1./40nmCr	個数   電圧 (V) スパッタ方式   日本   日本   日本   日本   日本   日本   日本   日

【0037】図19は表2の結果を横軸にFWHM-C oCrPtB(002)を、縦軸にHcをとってグラフ 化したものである。図19において、NiAIW下地膜 は黒丸で、NiAl下地膜は白丸で示してあるが、全体 の傾向として、FWHM-CoCrPtB(002)の 減少と共にHcが増加している。そして、NiAlW下 地膜はNiAl下地膜に比較してFWHM-CoCrP tB(002) が小さく、Hcが大きい。Cr膜の形成 は、代表的なものを点線の矢印で示すように、Hcを増 加させ、NiAl下地膜の場合はHcの増加と共にFW HM-CoCrPtB(002)を減少させる。バイア ス電圧の印加は、代表的な例を実線の矢印で示すように Hcを増加させ、FWHM-CoCrPtB(002) を減少させる。これらのことから、NiAlW下地膜は NiAl下地膜よりCoCrPtB磁性膜との格子マッ チングに優れており、さらに基板バイアス電圧の印加は 前述したゲッター作用および下地膜の逆スパッタを促進 しているため、СоСгР t B膜の結晶性が良くなった

(粒径が若干増加し、格子歪みが減少した) ことが考えられ、Hcの増加と良く一致する。

【0038】さらに、下地膜の厚さについて言えば、試料番号2と3、4と5、9と10、11と12の比較から明らかなように、35nmでは薄過ぎる。また、磁性膜形成のためのスパッタ方式は、試料番号1と6、2と8、8と13、9と14の比較から、rfスパッタが優れているということができる。

# [0039]

【発明の効果】以上説明したように、本発明によれば、 高い線記録密度を有し、低ノイズを維持しうる媒体を作 製することができた。

【0040】またこのような高品質媒体を安定に量産することも可能となった。

# 【図面の簡単な説明】

【図1】従来の磁気記録媒体の構成を示す模式的な断面 図である。

【図2】NiAlX複合ターゲットを用いた場合の媒体

の磁気特性を示す図である。

【図3】NiAlX膜の組成の複合ターゲット条件依存性を示す図である。

【図4】NiAl下地膜およびNiAlW下地膜の組成の基板バイアス電圧依存性を示す図である。

【図 5 】 H c の N i A l W複合ターゲット条件依存性を 示す図である。

【図6】BrtのNiAlW複合ターゲット条件依存性 を示す図である。

【図7】 S\* のN i A l W複合ターゲット条件依存性を示す図である。

【図8】Hp/HkG. のNiAlW複合ターゲット条件依存性を示す図である。

【図9】G1. /NiAlW/CoCrPtB膜のX線回折パターンを示す図である。

【図10】X線回折測定結果の複合ターゲット条件依存性を示す図である。

【図11】HcのdNiAl(110)依存性を示す図 である。

【図12】HcのFWHM-CoCrPtB(100) 依存性を示す図である。

【図13】Glass/dc50nmNiAl (0V) /rf15nmCoCrPtB (0V) 膜の透過電子顕 微鏡写真である。 【図14】Glass/Cr/dcCr (-200V) /dcCoCrPtTa (-200V) 膜の透過電子顕 微鏡写真である。

【図15】NiAlWおよびNiAl膜のHcの下地層成膜時の基板バイアス依存性を示す図である。

【図16】NiAlWおよびNiAl膜のBrtの下地 層成膜時の基板バイアス依存性を示す図である。

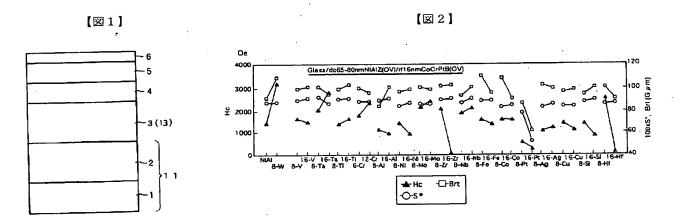
【図17】NiAlWおよびNiAlのS・の下地層成 膜時の基板バイアス依存性を示す図である。

【図18】下地層成膜時の基板バイアス印加の有る場合および無い場合のHcのdNiAl (110)依存性を示す図である。

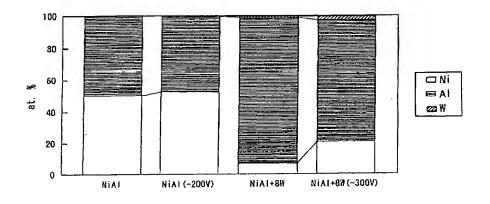
【図19】FWHM-CoCrPtB(002)とHcとの関係を示す図である。

#### 【符号の説明】

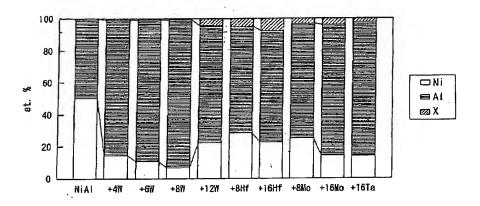
- 1 基板
- 2 第1下地層
- 3 第2下地層
- 4 磁性層
- 5 保護層
- 6 潤滑層
- 11 基本
- 13 非磁性金属下地層



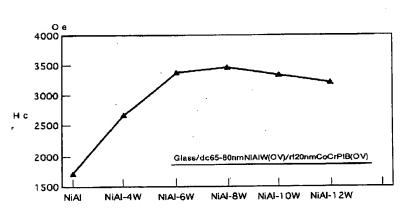
【図4】



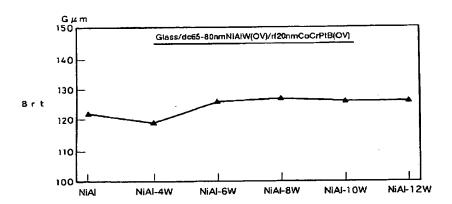
[図3]



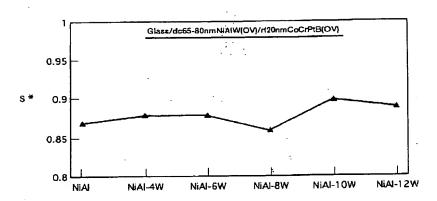
【図5】



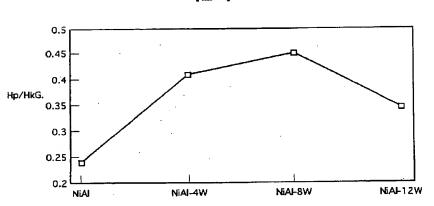
【図6】



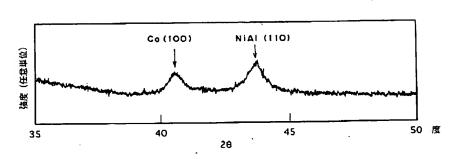
【図7】



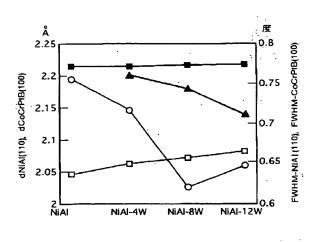
【図8】



【図9】

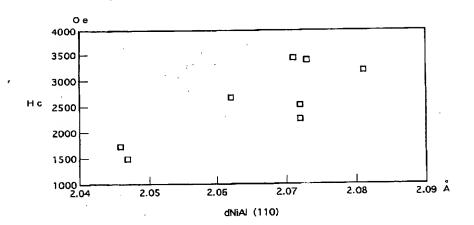




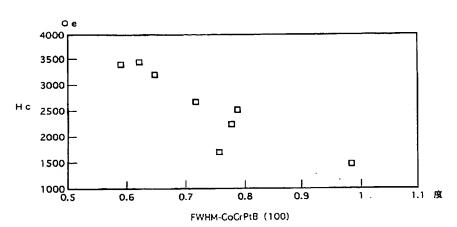




# 【図11】



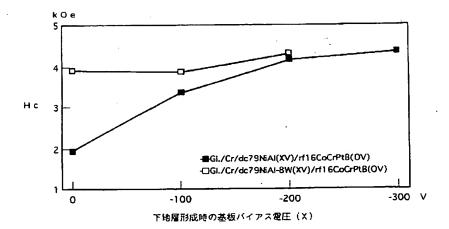
【図12】



【図13】



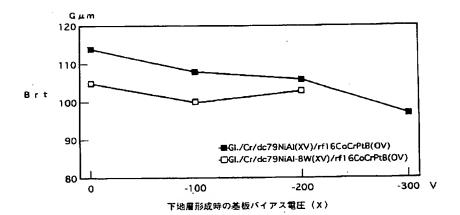
【図15】



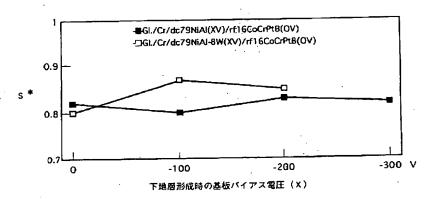
【図14】



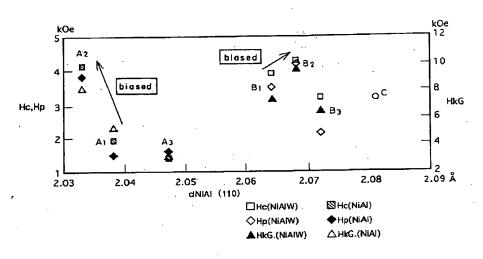
【図16】



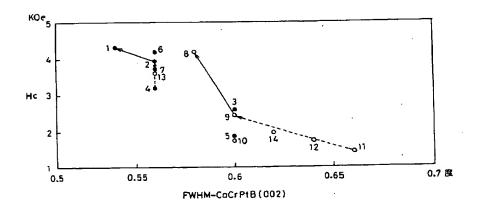
【図17】



【図18】



【図19】



フロントページの続き

(72) 発明者 滝澤 直樹 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会社内 (72)発明者 榎本 一雄 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会社内

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 10112017 A

(43) Date of publication of application: 28.04.98.

(51) Int. CI

G11B 5/66 C23C 14/06 G11B 5/85

(21) Application number: 08266061

(22) Date of filing: 07.10.96

(71) Applicant:

**FUJI ELECTRIC CO LTD** 

(72) Inventor:

ATAKA TOYOMICHI OKUBO KEIJI

KURATA NOBORU TAKIZAWA NAOKI ENOMOTO KAZUO

# (54) MAGNETIC RECORDING MEDIUM AND ITS PRODUCTION

# (57) Abstract:

PROBLEM TO BE SOLVED: To stably mass-produce a medium having high line recording density and small noise by forming an alloy film having an alloy film compsn. of NiAI with addition of one or more elements of W, Ta, Hf, Mo, Cr', Zr and Nb as a nonmagnetic metal base layer.

SOLUTION: The figure shows Hc, Brt and S\* of each film having a CoCrPtB (OV) layer structure produced by mounting 6 to 16 chips of elements on a NiAl target. Hc increases by addition of W, Ta, Hf, Mo, Cr, Zr or Nb chips, and especially when a composite target with addition of 8 chips of W, 16 chips of Ta and 8 chips of Hf is used, Hc increases to 32800Oe.

COPYRIGHT: (C)1998,JPO

General State of the State of t

# (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平10-112017

(43)公開日 平成10年(1998) 4月28日

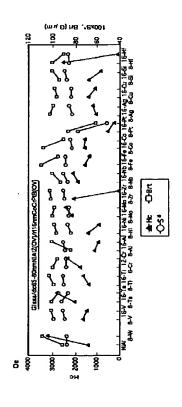
(51) Int.Cl. <sup>6</sup>	識別記号	<b>F</b> I				
G11B 5/6	·	G11B 5/66				
C 2 3 C 14/0	6	C 2 3 C 14/06 N				
G11B 5/8	5	G 1 1 B 5/85 Z				
		審査請求 未請求 請求項の数7 〇L (全 13 頁)				
(21)出願番号	特顧平8-266061	(71)出願人 000005234 富士電機株式会社				
(22)出顧日	平成8年(1996)10月7日	神奈川県川崎市川崎区田辺新田1番1号				
		(72)発明者 安宅 豊路				
		神奈川県川崎市川崎区田辺新田1番1号				
		富士電機株式会社内				
		(72)発明者 大久保 恵司				
		神奈川県川崎市川崎区田辺新田1番1号				
		富士電機株式会社内				
		(72)発明者 倉田 昇				
		神奈川県川崎市川崎区田辺新田1番1号				
		富士電機株式会社内				
		(74)代理人 弁理士 谷 義一 (外1名)				
		最終頁に続く				

# (54) 【発明の名称】 磁気記録媒体およびその製造方法

# (57)【要約】

【課題】 磁気記録密度が高く、かつノイズが小さい磁 気記録媒体を安定に量産する。

【解決手段】 非磁性基板上に、非磁性金属下地層、磁性層および保護層を順次スパッタ法で積層形成してなる磁気記録媒体であって、磁性金属下地層がNiAlにW,Ta,Hf,Mo,Cr,ZrおよびNbの中から1元素以上を加えた合金膜からなっている。



#### 【特許請求の範囲】

【請求項1】 非磁性基体上に、非磁性金属下地層、磁性層および保護層を順次スパッタ法で積層形成してなる磁気記録媒体において、前記非磁性金属下地層がNiAlにW, Ta, Hf, Mo, Cr, ZrおよびNbの中から1元素以上を加えた合金膜からなることを特徴とする磁気記録媒体。

【請求項2】 前記非磁性金属下地層の合金膜組成が、NiAl<sub>1-x</sub>, Z, (ただし、 $x=0.05\sim0.3$ 、 $y=0.01\sim0.08:$  原子濃度、ZはW, Ta, Hf, Mo, Cr, ZrおよびNbの中から選択された1種以上の元素を示し、それらの元素の原子濃度を全て加えた値をyとする)であることを特徴とする請求項1に記載の磁気記録媒体。

【請求項3】 前記非磁性基体がガラス基板であることを特徴とする請求項1または2に記載の磁気記録媒体。

【請求項4】 前記非磁性基体が表面にCr薄膜または Cr/Al薄膜が形成されたガラス基板であることを特 徴とする請求項1または2に記載の磁気記録媒体。

【請求項5】 非磁性基体上に、請求項1または2に記載の非磁性金属下地層、磁性層および保護層を順次積層形成することを特徴とする磁気記録媒体の製造方法。

【請求項6】 前記非磁性金属下地層をdcスパッタ法により、前記磁性層をrfスパッタ法により成膜することを特徴とする請求項3に記載の磁気記録媒体の製造方法。

【請求項7】 前記非磁性金属下地層のスパッタ形成時 に前記基体に負のバイアス電圧を印加することを特徴と する請求項6に記載の磁気記録媒体の製造方法。

# 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、固定磁気ディスク 装置等、磁気記録を利用した記憶装置に用いられる磁気 記録媒体およびその製造方法に関する。

#### [0002]

【従来の技術】図1に代表的な磁気記録媒体の膜構成を表す模式的断面図を示す。ガラスまたはA1等の基板1上に、Ni-PまたはA1等のような第1下地層2が形成された基体11の上に、第2下地層3、単層の磁性層4(例えばCoCrPtBまたはCoCrPtTa等)およびCを主とする保護層5が形成されており、さらにその上に、液体潤滑剤からなる潤滑層6が形成されている。このような媒体は、例えばガラス材料またはA1合金からなる所要の平行度、平面度および表面粗さに機械加工された非磁性の基板1の表面に無電界めっきのような湿式成膜工程、または真空中におけるスパッタ、蒸着等のようなドライ工程によりNi-PまたはA1膜からなる第1下地層2を形成して非磁性の基体11とする。この後、機械加工、レーザ加工により、所定の平面度および表面粗さに再度加工する。その後、洗浄等により、

基体11の表面を清浄な状態とする。次に真空中にて、50~300℃に加熱し、基体に直流バイアス電圧を約-200V印加しながらdcスパッタ法を用い、表面にCrからなる膜厚約50nmの第2下地層3、Coを主とするCoCrPtTa等のような膜厚約30nmの磁性層4およびCを主とする膜厚約10nmの保護層5を形成する。その後、大気中にて保護層5上に潤滑層6としてフロロカーボン系の液体潤滑剤を膜厚1nm塗布し、磁気記録媒体が作製される。このように作製された10 媒体は、強度、寸法精度等の機械特性は実用上支障なく良好であり、磁気特性もHcが約20000e程度、かつ残留磁束密度と膜厚の積(Brt)が150Gμm程度と良好である。磁化曲線のHc近傍の傾き(S\*)も、0.85程度と良好である。

【0003】この場合の第2下地層3を2分割し、第1層としてNiAl層、第2層としてCr層を用い、磁性層4としてCoCr<sub>10</sub>Pt<sub>18</sub>(at.%)を全てrfスパッタ法により形成した場合、30000e以上の高いHcが得られることが報告されている(Li-Lien Lee, et al: IEEE Trans. Magn., 31, 2728 (1995) 参照)。

【0004】本発明は、これらの報告をさらに改良した技術に関する。

### [0005]

【発明が解決しようとする課題】最近、情報の多量化、多様化が急速に進み、情報の大量処理の必要性から固定磁気ディスク装置の高記録密度化、大容量化が強く望まれている。そのため、磁気記録媒体には、高い線記録密度を有し、ノイズ(N)を小さくし、良好な電磁変換特性を有することが望まれる。低ノイズ化のためには、磁30性粒子の粒径が小さく、かつ磁気的な孤立度が高いことが必要であり(M. Takahashi, et al: IEEE Trans. Magn., 31, 2833 (1995)参照)、高い線記録密度を維持するためにはある程度Hcが高いことが必要である。

【0006】さらに、磁気記録媒体は大量に生産して1個あたりの値段を安くし、かつ良品率(歩留り)を高くする必要がある。そのためには、より簡単な製造方法を用いることが望ましい。

【0007】この発明は、これらの点を鑑みてなされたものであって、Hcが高く、粒径が小さく、磁気的な分離度が高く、かつHcが約4kOe程度と高い媒体を従来からのプロセスと同様、または若干簡便に作製することを可能とすることを課題とする。結果として線記録密度が高く、かつノイズが小さい媒体を安定に、量産することを目的とする。

## [0008]

40

50

【課題を解決するための手段】上記目的を達成するために、本発明による磁気記録媒体は、非磁性基板上に、非磁性金属下地層、磁性層および保護層を順次スパッタ法で積層形成してなる磁気記録媒体において、前記非磁性金属下地層がNiAlにW, Ta, Hf, Mo, Cr,

ZrおよびNbの中から1元素以上を加えた合金膜からなることを特徴とする。

【0009】ここで、前記非磁性金属下地層の合金膜組成が、 $Ni_{r}Al_{rr}$  Z, (ただし、x=0.05 0.3、y=0.01  $\sim$  0.08:原子濃度、Z はW, Ta , Hf , Mo , Cr , Zr およびNb の中から選択された1種以上の元素を示し、それらの元素の原子濃度を全て加えた値をy とする)であるとよい。

【0010】本発明による磁気記録媒体の製造方法は、 非磁性基板上に、上述した非磁性金属下地層、磁性層お よび保護層を順次積層形成することを特徴とする。

【0011】ここで、前記非磁性金属下地層を d c スパッタ法により、前記磁性層を r f スパッタ法により成膜 することが望ましい。

#### [0012]

【発明の実施の形態】本発明においては、特別の組成を 有する単層の非磁性金属下地層を用いる。

【0013】すなわち、本発明の磁気記録媒体は、図1に示した従来例と同様に基体11上に、非磁性金属下地層13、磁性層4、その上に保護層5を順次スパッタまたは蒸着して積層形成された磁気記録媒体において、非磁性金属下地層13がNiA1に、W, Ta, Hf, Mo, Cr, ZrおよびNbの中から1元素以上を加えた合金膜を用いる。さらには、その合金膜の組成をNi, Al $_{1-r}$ , Z, (x=0.05 $\sim$ 0.3、y=0.01 $\sim$ 0.08:原子濃度)とする。

【0014】基体11はガラス基板であってもよく、ガラス基板の表面にCr薄膜層またはCr/Al薄膜層を形成して基体としてもよい。

【0015】また、このような媒体作製には、非磁性金 属下地層の成膜には、dcスパッタ法を用い、磁性層の \* \* 成膜には r f スパッタ法を用いる。基板バイアス印加を 施さずとも約4kOe程度のHcを得ることができる。 基板バイアスを印加すると、さらに高いHcを得ること ができる。

【0016】上記のような構成にすることによって、高い線記録密度を有し、低ノイズを維持し得る媒体を作製することができる。

【0017】また、このような高品質媒体を安定に量産することも可能となる。

# 10 [0018]

# 【実施例】

#### 実施例1

第1の実施例について述べる。所定の平行度、平面度お よび表面粗さを有するガラスからなる非磁性の基板上に 所定の真空中で、ランプヒータにより所定の温度に加熱 後dcスパッタ法により非磁性金属下地層を、rfスパ ッタ法により磁性層を順次成膜する。ここでは、図1に 示した従来例における第1下地層は成膜せず、あるいは Cr層を第1下地層としてもよい。この際の主な成膜条 20 件を表1に示す。膜構成についての表記は、以下、G1 ass/dc40nmCr (0V) / (大気暴露) / d c約70nmNiA1Z (-200V) / rf約20n mCoCrPtB (OV) とした場合、ガラス基板上 に、dcスパッタ法で基板バイアスOVにて40nmの 厚さのCrを成膜し、一回大気暴露し、その後排気し て、dcスパッタ法で基板バイアス電圧-200Vにて 約70nmの厚さのNiAlZ膜を成膜し、次にrfス パッタ法で基板バイアス電圧0Vにて約20nmのCo CrPtB膜を成膜した試料ということを表す。

30 [0019]

【表 1 】

#### 成膜条件

到達真空度 < 1.5 × 10<sup>-4</sup>Pa

成膜前基板温度=約150℃

原料ガス : Ar

成膜ガス圧 = 0.65 Pa

基板パイアス = 0 V

基体 : 強化ガラス基板

下地層用ターゲット: Niec. aAl (at. %):直径152mm

磁性層用ターゲット:CoCrisPtioB。 (at. %)

NiA1ターゲットの上に載せるチップ:

W. Pt, Si, Hf : 直径10mm Cu : 10mm角

V, Ta, Ti, Cr, Al, Nb, Ag: 直径5mm Ni, Mo, Zr, Fe, Co :5mm×11mm×1mm

NiA1Z合金堆積速度=約2~4nm/s Co合金堆積速度=約1~2nm/s

【0020】図2にNiAlターゲット上に各チップを ※ (実際には65~80mm) NiAlZ (0V) / rf 6~16個載せた場合のGlass/dc約70nm ※50 約16nmCoCrPtB (0V) のような層構成の膜

4

30

について、それぞれHc, BrtおよびS\*(グラフ上 では100×S\*) を示す。NiAl下地の場合を最も 左端に示すように、Hcは約15000e値をとる。H cはW, Ta, Hf, Mo, Cr, ZrまたはNbチッ プを添加すると増加する。特にW8チップ、Ta16チ ップまたはHf8チップ添加した複合ターゲットを用い た場合においてHcは28000 e 以上の大きな値を示 す。Brt, S'はNiAlターゲットにPt16チッ プ添加した場合極端に低下するが、その他はチップ構成 に大きく依存せず、それぞれ約80~110Gμm、 0.080~0.90である。

【0021】図3にNiAlZ (ZはW, Hf, Mo, Ta) 膜組成の複合ターゲット条件(Zのチップ添加 数) 依存性を示す。同図よりWチップを添加することで Alリッチな膜となり、8チップの場合極大を示し、W 組成はWチップの添加に伴いやや増加するものの10a t. %以下であることがわかる。Hf, Mo, Taの組 成はチップ数と共に増加する。表1に示したチップ面積 を参照すると、HfおよびTaは同一のチップ面積の場 合Wより高組成になり、Moの濃度はWと同程度であ る。またHfの添加により、Alの濃度に大きな変化は ないが、Niの濃度は減少する。MoおよびTaの添加 によりAlリッチとなり、Niの濃度は減少する。

【0022】さらに、NiAl膜およびNiAlW膜に ついて基板に印加する電圧が膜組成に与える影響を調べ た。結果を図4に示す。NiAl膜の場合はバイアス印 加の有無に依らずNiとAlの組成に大きな違いはみら れないが、NiAlWの場合はバイアスを印加するとW およびNiが増えAlが減って、結果的にNiAl+1 2Wの0バイアスの場合と組成は近くなる。原因として は逆スパッタ等の効果が考えられる。

### 【0023】実施例2

次に最もHcが大きくなったW添加の場合に着目し、実 施例1と同様な成膜条件にてWチップ数を4,6,8, 10, 12のように変えて、磁気特性、膜組成および結 晶構造の変化を調べた。

【0024】 (1) 磁気特性についてのNiAlW下地 膜の組成依存性

図5,図6,図7にNiAlターゲット上にWチップを 4~12個載せた場合のGlass/dc約79nmN iAl (0V) /rf約20nmCoCrPtB (0 V) 膜について、それぞれHc, BrtおよびS\*を示 す。Hcは0チップの場合約17000eの値をとり、 W6~10チップにおいて極大を示し約34000eの 値をとり、12チップの場合はそれよりやや減少する傾 向がある。Brt, S'はチップ構成に大きく依存せ ず、それぞれ約120Gμm、0.88である。

【0025】以上の結果から、非磁性体金属下地層の組 成の望ましい範囲はNiO.05~0.3at.%、A 10.  $65\sim0$ . 96at. %, W0.  $01\sim0$ . 08

a t. %である。Ta, Hf, Mo, Cr, Zrおよび Nbの望ましい組成範囲はWと同様である。

【0026】図8に回転ヒステリシス損失(トルク解 析) より求めたHpとHkG. の比(Hp/HkG.) について、NiAlW組成依存性を示す。ここでHpは レマネンスコーシビィティー(不可逆な磁化反転によっ て定まる抗磁力) であり、回転ヒステリシス損失のピー クの磁界によって定まる量である。HkG. は回転ヒス テリシス損失が消失する磁界であり、結晶粒内の異方性 10 磁界にほぼ一致する。HkGは結晶粒の配向および粒内 の磁化反転機構に依存しない。WOチップからWチップ 数が増加するに従ってHp/HkG. が増加し、W8チ ップにおいて極大値0.45をとり、それからさらにW チップを増加させるとHp/HkG. が減少する。W8 チップの場合においてHp/HkG. が高くなってお り、このことは結晶粒間の磁気的な結合が弱いこと、す なわち磁気的な孤立度が高いことを示す。

## 【0027】(2)結晶構造解析との相関

図9にW8チップの場合の $\theta$ -2 $\theta$ 法によるX線回折パ ターンを示す。同図では、NiAl (110) およびC oCrPtB (100) 面が膜面と平行に配向してい る。このNiAl (110) およびCoCrPtB (1 00) 面の面間隔、dNiAl (110), dCoCr PtB (100) およびNi (110) とCoCrPt B (100) のX線回折ピークの半値幅FWHM-Ni Al (110), FWHM-CoCrPtB (100) のWチップ数依存性を図9に示す。dNiAl(11 0) は0チップの場合約2.046Aの値をとり、Wチ ップを加えていくと単調に増加し、8チップでは2.0 71Å、さらに12チップでは2.081Åの値をと る。dCoCrPtB(100)は、0チップから12 チップに変化するに従いほとんど変化しなかった。次に NiAI (110) 半値幅は、0チップではピーク強度 が低いこととCoCrPtB (002) の重畳等から正 確に測定されないが、4から12チップへとチップ数が 増えるに従って単調に減少し0.762degから0. 711degの値をとる。つまりNiAlの粒径がやや 大きくなっている、または格子歪みが小さくなっている と考えられる。一方、CoCrPtB (100) の半値 40 幅は0チップの場合0.756degの値をとり、8チ ップに増えると大きく減少し0.621degの値をと り、12チップに増えるとやや増加し0.647deg の値をとる。8チップの場合において、CoCrPtB の粒径が最も大きい、または格子歪みが小さくなってい ると考えられる。

【0028】図10におけるdNiAl (110) およ びFWHM-CoCrPtB (100) 値を横軸に用い て、Hcの値を、それぞれ図11,図12に示す。図1 3に示すようにHcはdNiAl (110) の増加に伴 50 い増加する傾向がある。図12に示すようにFWHM-

30

40

8

CoCrPtB (100) が減少するとHcが増加する傾向がある。つまり、dNiAl (110) がW添加により増加し、CoCrPtB層の結晶性が良くなり(結晶粒径が大きく、または格子歪みが小さくなり)、Hcが増加したと考えられる。

【0029】次にCoCrPtB膜の粒径について述べる。図13にGlass/dc50nmNiAl8W (0V)/dc15nmCoCrPtB (0V) の透過電顕 (TEM) 像 (倍率30万倍)を示すようにCoCrPtB粒子径は約100Åであった。Cr下地の場合との比較のために、成膜条件および磁性材料等が異なるが、図14にGlass/Cr/CoCrPtTaの場合の同じ倍率のTEM像を示す。Glass/Cr/CoCrPtTaの場合の同じ倍率のTEM像を示す。Glass/Cr/CoCrPtTaの破気特性はHc=2300Oe、Brt=100Gμmであり、従来の磁性材料を用いた場合では、粒径は先のNiAlW下地膜の場合の倍以上であった。なお、TEM観察からはW0チップとW8チップの場合とでは大きな差異はみられなかった。

#### 【0030】実施例3

### ・基板バイアス効果

実施例2における、下地層成膜時の基板バイアス依存性について、述べる。主な成膜条件は実施例1および2と同様であるが、基板にはガラスを用い40nmCrを予め成膜し、一回大気に曝し、排気後、NiA1膜、CoCrPtB膜の成膜を行った。

【0031】図15、図16および図17にNiAlターゲット上にWチップを0、8個載せた場合のGlass/40nmCr/(大気暴露)/dc約79nmNiAlZ(XV)/rf約16nmCoCrPtB(0V)膜について、それぞれHc,BrtおよびS\*の下地層成膜時の基板バイアス電圧依存性を示す。Hcはいずれの場合も、下地層成膜時の基板バイアス電圧の増加に伴い、単調に増加する。特に0チップの場合がW8チップの場合と比較して増加の割合が大きいが、W8チップの場合を上回ることはない。

【0032】BrtはW0チップの場合は下地層成膜時の基板バイアス印加電圧の減少に伴いやや減少する傾向があるが、W8チップの場合は基板バイアス印加電圧を変化させても大きな変化はみられなかった。S・はほぼ0.8から0.85の値をとる。

【0033】図18に、下地層成膜時の基板バイアス電圧を印加した試料および印加しない試料について、実施例2の場合と同様に $\theta-2\theta$ 法によるX線回折パターンから得られたdNiAl(110)を横軸にとり、縦軸にHc、HpおよびHkG値を示す。図18において、データ群 $A_1$ 、および $A_2$ はそれぞれ図15~図17のG1. /Cr/dc79NiAl(XV)/rf16CoCrPtB(0V)における基板バイアス電圧0Vおよび-200Vの場合である。一方、データ群 $B_1$ および $B_2$ はそれぞれG1. /Cr/dc79NiAl8W

(XV) / rf16CoCrPtB(0V)の基板バイアス電圧0Vおよび-200Vの場合である。データ群A、およびB、は基体としてCrを成膜しないガラス基板を用い、基板バイアス電圧0Vの場合、すなわちそれぞれGlass/dc79NiAl8W(0V) / rf16CoCrPtB(0V) およびGlass/dc79NiAl8W(0W) / rf16CoCrPtB(0V)の場合である。さらに、データCはGlass/dc79NiAl12W(0V) / rf16CoCrPtB(0V)のHcを示す。

【0034】W0チップの場合とW8チップの場合では ガラス基板にCr薄膜を形成するといずれの場合もdN i A 1 (110) は低下し、それは下地Crの(11 0) 面間隔、dCr (110) = 2. 033A < dNi A1 (110) の影響を受けたためと考えられる。その 時Hcはいずれも増加しており、それはdNiAl(1 10)の変化とCr薄膜形成によるNiAl膜の成膜時 およびCoCrPtB膜の成膜時の基板温度保温効果に よると考えられる。基板加熱時間を長くした場合、Hc が増加することと同様と考える。次に、NiAlまたは N i A l W膜組成を一定とし基板バイアス電圧を印加す ると、NiAlおよびNiAlW (G1. /NiAl1 2W (0V), GI. /Cr/NiAl8W (-200 V)) では同様Hcは増加するが、dNiAl(11 0) は前者では減少し、後者では増加する。G1. /N i A l 1 2 W (0 V) の d N i A l (1 1 0) は 2. 0 81Å, G1. /Cr/NiAl8W (-200V) σ dNiAl (110) は2.068Åであり、その差が 0. 013 Åである。一方、NiAlの場合はその差は O. O 1 4 Åであり、N i A l W膜の場合と近い値であ る。上層のCoCrPtB層との格子マッチングは、放 射光を用いた平面内の磁性粒子の構造解析の結果、 d C oCrPtB (002) は2. 07366Åであり、-方dNiAl (110) は2.0362Å (ミスフィッ ト1.8%)、dNiAl(110)は2.05182 A (ミスフィット1.1%) であり僅かに、NiAlW の方が優れる。しかし、基板バイアス電圧の印加または Cr膜形成の結果と必ずしも一致しておらず、Cr膜形 成または基板バイアス印加は成膜雰囲気中の不純なガス を吸着するゲッター作用や、ガラス基板からの放出ガス を抑制する効果、下地層Ni, Al, W等逆スパッタの 効果によりCoCrPtB膜中の磁気的な孤立度を上げ ることが原因と考えられる。同図より、下地膜としてN iAI膜を用いる場合とNiAIW膜を用いる場合とで は、基板バイアス印加による下地膜の格子歪みがまった く逆に生ずるにもかかわらず、すなわち、NiAl膜の 場合はNiAl(110)の面間隔が減少し、NiAl W膜の場合には面間隔が増加するにもかかわらず、Hc 等の磁気特性は同様に変化している。従って、W添加の 効果は従来のNiAl膜の場合のHc導出とは異なるメ

Q

カニズムに起因するものと考えられる。その原因としてはNiAl2元系に比較して、Wが添加された3元系の場合ではCoCrPtB膜を成膜する際のNiAlW下地膜中のWの表面拡散、Wの脱ガス効果(ゲッター作用)も付随すること等が考えられるが、決定的な要因は今のところ不明である。なお、図10,図11に示した結果と図18の結果を比較すると、NiAlW下地膜形成時のバイアス電圧の印加は、Wの量を増加させるのと同様の効果をもたらすことがわかる。

【0035】NiAlWはNiAlよりCoCrPtB との格子マッチングに優れると考えられるので、この点 \* \*を確かめるために以下の実験を行った。表2に示すように、NiAlW下地膜およびNiAl下地膜の形成条件を変えて磁気記録媒体を作製し、そのHcおよびCoCrPtBの(002)ピークの半値幅、FWHM-CoCrPtB(002)を測定した。表2中にはCr膜の有無、基板バイアス電圧以下の有無、以外に、参考として下地膜の厚さを変えた場合および磁性膜の形成に通常のrfスパッタ法でなくdcスパッタ法を採用した例も示してある。

10 [0036]

【表2】

試料 番号	基体	NiAl(州) 膜の 厚さnm	Wチップ 個数	基板バイアス 電圧 (V)	磁性膜 スパッタ方式	Hc (0e)	FWHM-CoCrPtB (002) (度)
1	G1./40nmCr	79	8	-200	rf	4311	2.0726
2	G1./40nmCr	79	8	0	rf	3924	2.0726
3	G1./40nmCr	35	8	0	rf	2508	2. 0697
4	G1.	79	8	0	rf	3196	2. 0741
5	G1.	35	8	0	rf	1664	2.0741
6	G1./40nmCr	79	8	-200	dc	4119	2.077
7	G1./40nmCr	79	8	0	dc	3700	2.08
8	G1./40nmCr	79	0	-200	rf	4172	2.0712
9	Gl./40nmCr	79	0	0	rf	1943	2.0756
10	G1./40nmCr	35	0	0	rf	1625	2.0712
11	G1.	79	0	0	rf	1421	2.0741
12	G1.	35	0	0	rf	1524	2.0814
13	G1./40nmCr	79	0	-200	dc	3652	2.077
14	G1./40nmCr	79	0	0	dc	1973	2.0785

【0037】図19は表2の結果を横軸にFWHM-C oCrPtB (002) を、縦軸にHcをとってグラフ 化したものである。図19において、NiAlW下地膜 は黒丸で、NiAl下地膜は白丸で示してあるが、全体 の傾向として、FWHM-CoCrPtB (002) の 減少と共にHcが増加している。そして、NiAlW下 地膜はNiAl下地膜に比較してFWHM-CoCrP tB(002)が小さく、Hcが大きい。Cr膜の形成 は、代表的なものを点線の矢印で示すように、Hcを増 加させ、NiAl下地膜の場合はHcの増加と共にFW HM-CoCrPtB (002) を減少させる。バイア ス電圧の印加は、代表的な例を実線の矢印で示すように Hcを増加させ、FWHM-CoCrPtB (002) を減少させる。これらのことから、NiAIW下地膜は NiAl下地膜よりCoCrPtB磁性膜との格子マッ チングに優れており、さらに基板バイアス電圧の印加は 前述したゲッター作用および下地膜の逆スパッタを促進 しているため、CoCrPtB膜の結晶性が良くなった ※50

※ (粒径が若干増加し、格子歪みが減少した) ことが考え られ、Hcの増加と良く一致する。

【0038】さらに、下地膜の厚さについて言えば、試料番号2と3、4と5、9と10、11と12の比較から明らかなように、35nmでは薄過ぎる。また、磁性膜形成のためのスパッタ方式は、試料番号1と6、2と8、8と13、9と14の比較から、rfスパッタが優れているということができる。

#### [0039]

【発明の効果】以上説明したように、本発明によれば、 高い線記録密度を有し、低ノイズを維持しうる媒体を作 製することができた。

【0040】またこのような高品質媒体を安定に量産することも可能となった。

#### 【図面の簡単な説明】

【図1】従来の磁気記録媒体の構成を示す模式的な断面 図である。

【図2】NiAlX複合ターゲットを用いた場合の媒体

10

の磁気特性を示す図である。

【図3】NiAlX膜の組成の複合ターゲット条件依存性を示す図である。

11

【図4】NiAl下地膜およびNiAlW下地膜の組成の基板バイアス電圧依存性を示す図である。

【図5】HcのNiAlW複合ターゲット条件依存性を 示す図である。

【図6】BrtのNiAlW複合ターゲット条件依存性を示す図である。

【図7】 S<sup>\*</sup>のN i A l W複合ターゲット条件依存性を示す図である。

【図8】Hp/HkG. のNiAlW複合ターゲット条件依存性を示す図である。

【図9】G1. /NiAlW/CoCrPtB膜のX線回折パターンを示す図である。

【図10】X線回折測定結果の複合ターゲット条件依存性を示す図である。

【図11】HcのdNiAl(110)依存性を示す図 ぴねる

【図12】HcのFWHM-CoCrPtB (100) 依存性を示す図である。

【図13】Glass/dc50nmNiAl(0V) /rf15nmCoCrPtB(0V)膜の透過電子顕 微鏡写真である。 \*【図14】Glass/Cr/dcCr (-200V) /dcCoCrPtTa (-200V) 膜の透過電子顕 微鏡写真である。

【図15】NiAlWおよびNiAl膜のHcの下地層成膜時の基板バイアス依存性を示す図である。

【図16】NiAlWおよびNiAl膜のBrtの下地 層成膜時の基板バイアス依存性を示す図である。

【図17】NiAlWおよびNiAlのS\*の下地層成 膜時の基板バイアス依存性を示す図である。

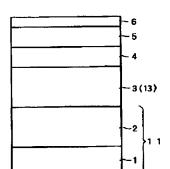
10 【図18】下地層成膜時の基板バイアス印加の有る場合 および無い場合のHcのdNiAl(110)依存性を 示す図である。

【図19】 FWHM-CoCrPtB (002) とHc との関係を示す図である。

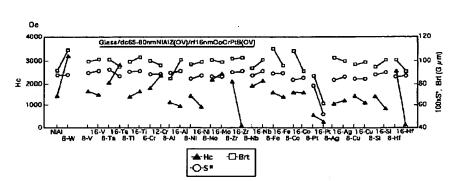
#### 【符号の説明】

- 1 基板
- 2 第1下地層
- 3 第2下地層
- 4 磁性層
- 20 5 保護層
  - 6 潤滑層
  - 11 基本
  - 13 非磁性金属下地層

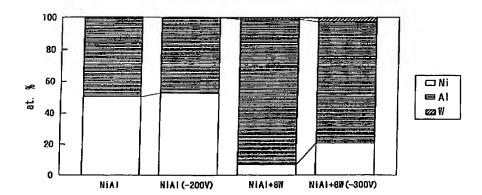
【図1】



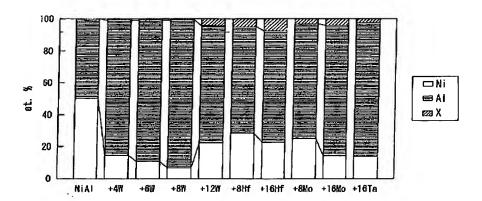
【図2】



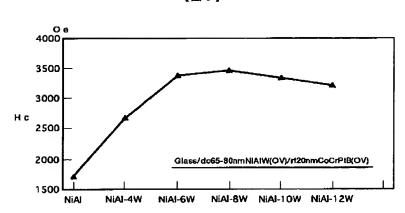
【図4】



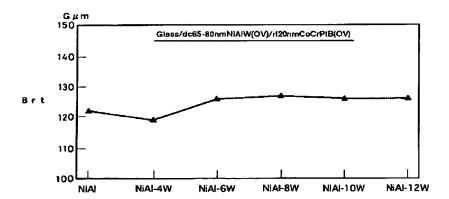
【図3】



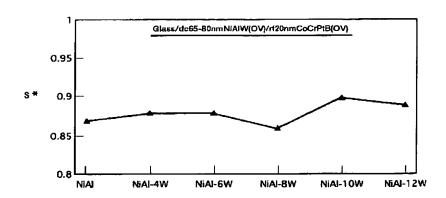
【図5】



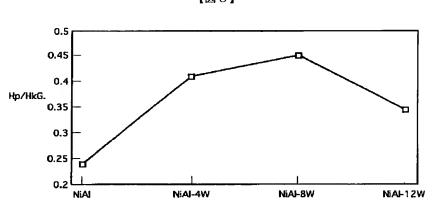
【図6】



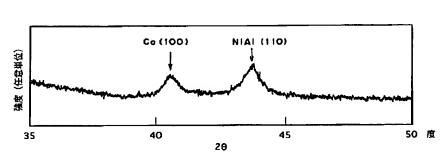
【図7】



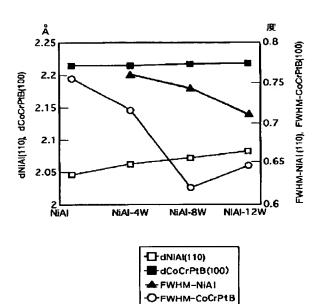
【図8】



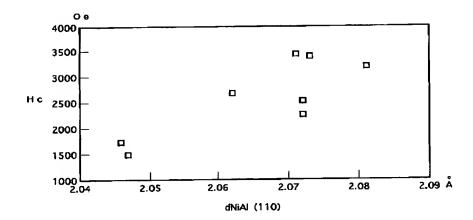
【図9】



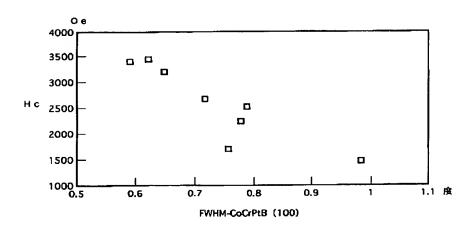
【図10】



【図11】



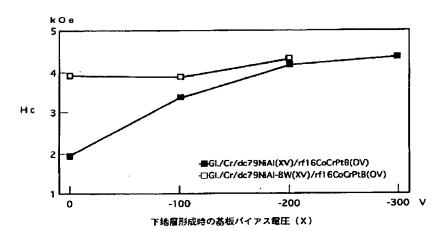
【図12】



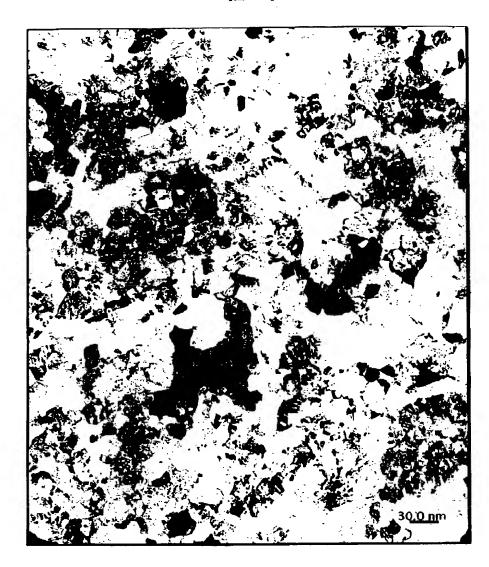
【図13】



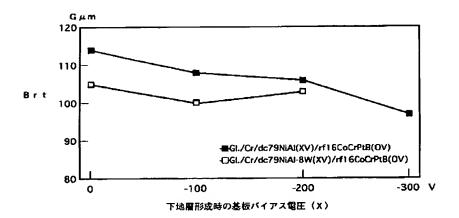
【図15】



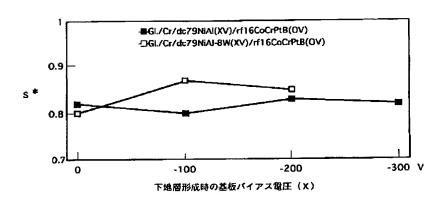
【図14】



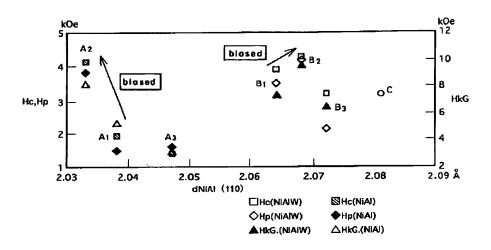
【図16】



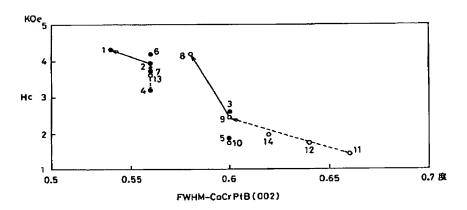
【図17】



【図18】



【図19】



フロントページの続き

(72)発明者 滝澤 直樹 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会社内

(72)発明者 榎本 一雄 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会社内